

DAFTAR GAMBAR

- Gambar 2.1 Struktur antena mikrostrip
- Gambar 2.2 Teknik Pencatuan Microstrip Line
- Gambar 2.3 Teknik Pencatuan Probe Coaxial
- Gambar 2.4 Teknik Pencatuan EMC
- Gambar 2.5 Bentuk iterasi fraktal Koch
- Gambar 3.1 Diagram Alir Perancangan
- Gambar 3.2 Antena Perancangan
- Gambar 3.3 Tampak Belakang Antena
- Gambar 3.4 Tampak Belakang Antena
- Gambar 3.5 Ground pada Simulasi Iterasi 1
- Gambar 3.6 Hasil Simulasi pada Iterasi 1
- Gambar 3.7 Ground pada Simulasi Iterasi 2
- Gambar 3.8 Hasil Simulasi pada Iterasi 2
- Gambar 3.9 Tampak Depan Simulator CST 2012
- Gambar 3.10 Tampak Belakang Simulator CST 2012
- Gambar 3.11 Grafik VSWR
- Gambar 3.12 Grafik Impedansi
- Gambar 3.13 Grafik Pola Radiasi
- Gambar 3.14 Grafik Gain
- Gambar 4.1 Konfigurasi Pengukuran VSWR, Bandwidth, Return Loss, dan Impedansi
- Gambar 4.2 Grafik Pengukuran VSWR Antena
- Gambar 4.3 Grafik Pengukuran Impedansi Input Antena
- Gambar 4.4 Grafik Return Loss

Gambar 4.5 Perbandingan *Return Loss* antara Hasil Pengukuran dan Hasil Simulasi

Gambar 4.6 Konfigurasi Pengukuran Pola Radiasi

Gambar 4.7 Perbandingan Pola Radiasi Azimuth antara Hasil Pengukuran dengan Hasil Simulasi

Gambar 4.8 Perbandingan Pola Radiasi Elevasi antara Hasil Pengukuran dengan Hasil Simulasi

Gambar 4.9 Konfigurasi Pengukuran Polarisasi

Gambar 4.10 Grafik Pengukuran Polarisasi Antena

Gambar 4.11 Konfigurasi Pengukuran Gain