

## DAFTAR GAMBAR

Gambar 2.1 Metode RTS/CTS .....	8
Gambar 2.2 Metode akses dasar .....	8
Gambar 2.3 Layer OSI .....	9
Gambar 2.4 Struktur <i>superframe</i> HCCA .....	10
Gambar 2.5 Pengaruh antar parameter .....	11
Gambar 2.6 Pembagian <i>bit rate</i> berdasarkan jarak .....	13
Gambar 2.7 Transisi state.....	16
Gambar 2.8 (a) Diagram transisi (b) Matriks generator.....	17
Gambar 3.1 Flowchart Pengerjaan.....	19
Gambar 3.2 Flowchart generate data.....	21
Gambar 3.3 Flowchart Proses Markov.....	22
Gambar 4.1 Grafik Delay Superframe seratus putaran. ....	26
Gambar 4.2 Jumlah user tiap bit rate selama seratus putaran .....	26
Gambar 4.3 Initial state dan absorbing state .....	27
Gambar 4.4 Diagram Transisi .....	30
Gambar 4.5 Grafik nilai CDF .....	31