

DAFTAR GAMBAR

| | |
|---|----|
| Gambar 2. 1 Arsitektur Dasar Telepon Tradisional [6] | 6 |
| Gambar 2. 2 Arsitektur Dasar VoIP [6] | 6 |
| Gambar 2. 3 Aplikasi IMS [8]..... | 8 |
| Gambar 2. 4 3GPP/TISPAN IMS Arsitektur [10] | 10 |
| Gambar 2. 5 Arsitektur SIP [17] | 11 |
| Gambar 2. 6 SIP <i>Signalling</i> [11] | 13 |
| Gambar 2. 7 Kapabilitas IMS di Kamailio SIP Server | 15 |
| Gambar 3.1 Diagram alir perencanaan Tugas Akhir | 18 |
| Gambar 3. 2 Diagram Alir Perencanaan Sistem | 19 |
| Gambar 3. 3 Topologi Implementasi Arsitektur IMS pada Kamailio SIP Server | 20 |
| Gambar 3. 4 Kamailio Ready Running | 24 |
| Gambar 3. 5 SIP Account Setting | 25 |
| Gambar 3. 6 Isi data untuk Client | 26 |
| Gambar 3. 7 Tampilan Softphone X-Lite ketika Ready | 26 |
| Gambar 4. 1 Grafik <i>One way Delay</i> | 30 |
| Gambar 4. 2 Grafik <i>Jitter</i> | 32 |
| Gambar 4. 3 Grafik <i>Throughput</i> | 33 |
| Gambar 4. 4 Grafik CPU <i>Usage Video Call</i> dan VoIP | 35 |
| Gambar 4. 5 Grafik <i>Memory Usage Video Call</i> dan VoIP | 37 |
| Gambar 4. 6 Grafik Jumlah Panggilan Masuk | 41 |
| Gambar 4. 7 Grafik CPU <i>Usage Emulate Call</i> | 42 |
| Gambar 4. 8 Grafik <i>Memory Usage Emulate Call</i> | 44 |
| Gambar 4. 9 Pengaruh Emulate Call Terhadap Nilai Delay | 45 |
| Gambar 4. 10 Pengaruh Emulate Call Terhadap Nilai Throughput..... | 47 |