

DAFTAR ISI

HALAMAN JUDUL

LEMBAR PENGESAHAN	i
LEMBAR PERNYATAAN ORISINALITAS	ii
ABSTRAK.....	iii
ABSTRACT.....	iv
KATA PENGANTAR	v
LEMBAR UCAPAN TERIMA KASIH	vi
DAFTAR ISI	vii
DAFTAR GAMBAR	ix
DAFTAR TABEL.....	x
DAFTAR ISTILAH.....	xi

BAB I PENDAHULUAN

1.1 Latar Belakang.....	1
1.2 Tujuan dan Manfaat.....	1
1.3 Rumusan Masalah.....	2
1.4 Batasan Masalah.....	2
1.6 Metodologi Penelitian.....	3

BAB II DASAR TEORI

2.1 Jammer.....	4
2.1.1 Teknik Jamming	4
2.1.2 Tipe Jammer	5
2.2 GSM.....	6
2.2.1 Alokasi Frekuensi Operator GSM di Indonesia.....	7
2.3 CDMA.....	7
2.3.1 Alokasi Frekuensi Operator CDMA di Indonesia	8
2.4 Catu Daya.....	9
2.5 VCO.....	10
2.6 Antena Monopol.....	12

2.7 Penguat RF.....	13
2.7.1 Kelas penguat Daya.....	14
2.7.1.1 Penguat daya Kelas A.....	14
2.7.1.2 Penguat daya Kelas B.....	14
2.7.1.3 Penguat daya Kelas C.....	15

BAB III PERANCANGAN DAN REALISASI

3.1 Pendahuluan	16
3.2 Blok Diagram.....	16
3.3 Parameter Desain.....	17
3.3 Blok Catu Daya	18
3.4 Blok RF	19
3.4.1 VCO.....	19
3.4.2 Penguat RF.....	20
3.4.3 Antena Monopol.....	21
3.4.4 Skematik Rangkaian.....	21
3.4.5 PCB Layout.....	21
3.2 Diagram Alir Sistem.....	23
3.3 Diagram Alir Kerja.....	25

BAB IV PENGUJIAN DAN ANALISIS

4.1 Pengukuran Catu Daya	26
4.2 Pengukuran VCO.....	27
4.3 Pengukuran Frekuensi sweep VCO dan Penguat RF	28
4.4 Pengujian Jammer	29

BAB V PENUTUP

5.1 Kesimpulan.....	31
5.2 Saran	31

DAFTAR PUSTAKA	32
-----------------------------	-----------

LAMPIRAN