

## DAFTAR ISI

<b>LEMBAR PENGESAHAN.....</b>	<b>ii</b>
<b>LEMBAR ORISINALITAS .....</b>	<b>iii</b>
<b>ABSTRAK.....</b>	<b>iv</b>
<b>ABSTRACT.....</b>	<b>v</b>
<b>KATA PENGANTAR.....</b>	<b>vi</b>
<b>UCAPAN TERIMA KASIH.....</b>	<b>vii</b>
<b>DAFTAR ISI.....</b>	<b>ix</b>
<b>DAFTAR GAMBAR.....</b>	<b>xii</b>
<b>DAFTAR TABEL .....</b>	<b>xiv</b>
<b>DAFTAR ISTILAH .....</b>	<b>xv</b>
<b>DAFTAR LAMPIRAN .....</b>	<b>xvi</b>
<b>BAB I PENDAHULUAN .....</b>	<b>1</b>
1.1. Latar Belakang .....	1
1.2. Perumusan Masalah.....	2
1.3. Tujuan .....	2
1.4. Batasan Masalah.....	3
1.5. Metode Penyelesaian Masalah.....	3
1.6. Sistematika Penulisan.....	4

<b>BAB II LANDASAN TEORI.....</b>	<b>5</b>
2.1. ATMEGA 8535.....	5
2.2. Gerbang Logika.....	10
2.2.1. Gerbang AND (AND GATE) .....	11
- IC 74LS11 .....	12
2.2.2. Gerbang OR (OR GATE) .....	12
- IC 74LS32 .....	13
2.2.3. Gerbang NOT (NOT GATE) .....	13
- IC 74LS14 .....	14
2.2.4. Gerbang NAND (NAND GATE) .....	14
- IC 74LS10 .....	15
- IC 74LS37 .....	16
- IC 74LS132 .....	16
2.2.5. Gerbang NOR (NOR GATE) .....	16
- IC 74LS27 .....	17
2.2.5. Gerbang XOR (XOR GATE) .....	17
- IC 74LS86 .....	18
- IC 74LS136 .....	19
2.3. LCD.....	19
2.4. Power Supply .....	21
2.5. Code Vision AVR .....	21
2.6. EAGLE .....	22
<b>BAB III PERANCANGAN.....</b>	<b>23</b>
3.1. Diagram Blok Sistem .....	23
3.2. Prinsip Kerja .....	24
3.3. Perancangan Hardware .....	24
3.4. Flowchart Sistem.....	28
3.5. Perancangan Program.....	29

<b>BAB IV PENGUJIAN DAN ANALISA .....</b>	<b>30</b>
4.1. Pengujian Port Sismin .....	30
4.2. Pengujian Menggunakan Multimeter .....	31
4.3. Pengujian Menggunakan Tester IC Digital .....	31
4.4. Pengujian Catu Daya .....	32
4.5. Perbandingan Pengujian .....	33
4.6. Perbandingan dengan MOS .....	34
<b>BAB V KESIMPULAN DAN SARAN .....</b>	<b>36</b>
5.1 Kesimpulan .....	36
5.2 Saran.....	37
<b>DAFTAR PUSTAKA</b>	
<b>LAMPIRAN A</b>	
<b>LAMPIRAN B</b>	
<b>LAMPIRAN C</b>	
<b>LAMPIRAN D</b>	
<b>LAMPIRAN E</b>	
<b>LAMPIRAN F</b>	