

**PERANCANGAN DAN PEMBUATAN TESTER INTEGRATED
CIRCUIT SERI 74LS10, 74LS11, 74LS14, 74LS27, 74LS32, 74LS37,
74LS86, 74LS132, DAN 74LS136
BERBASIS ATMEGA 8535**

*(Design and Realization of Tester Integrated Circuit Series 74LS10, 74LS11, 74LS14,
74LS27, 74LS32, 74LS37, 74LS86, 74LS132, and 74LS136
Based ATMEGA 8535)*

Proposal Proyek Akhir

Diajukan untuk memperoleh gelar Ahli Madya Teknik Telekomunikasi
Universitas Telkom

Oleh :

Arman Syahputra

611090106

D3 Teknik Telekomunikasi



**FAKULTAS TEKNIK
DEPARTEMEN TEKNIK ELEKTRO & KOMUNIKASI
UNIVERSITAS TELKOM
BANDUNG
2013**