

LEMBAR PENGESAHAN

PERANCANGAN DAN IMPLEMENTASI PROSESOR OFDM BASEBAND UNTUK PROTOTYPE MODEM PLC PADA FPGA

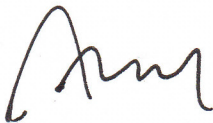
Disusun Oleh :

DENNY DARLIS
211050012

Tesis ini telah disetujui dan disahkan untuk diajukan dalam sidang
kelulusan Program Pascasarjana Strata-2
Magister Teknik Telekomunikasi
Institut Teknologi Telkom

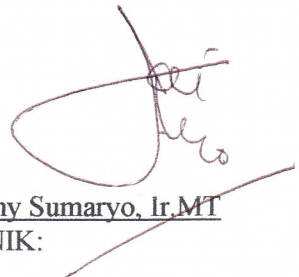
Bandung, Juli 2010

Pembimbing I



Ahmad Ali Muayyadi, PhD
NIK:

Pembimbing II



Sony Sumaryo, Ir.MT
NIK: