

**LEMBAR PENGESAHAN TUGAS AKHIR**

**SIMULASI ALGORITMA KRIPTOGRAFI BERBASIS *CHAOTIC*  
*KOLMOGOROV FLOWS*  
PADA FIELD PROGRAMMABLE GATE ARRAY (FPGA)**

*SIMULATION OF CRYPTOGRAPHIC ALGORITHM BASED ON  
CHAOTIC KOLMOGOROV FLOWS  
ON FIELD PROGRAMMABLE GATE ARRAY (FPGA)*

Diajukan Sebagai Syarat untuk Memperoleh Gelar Sarjana  
Pada Jurusan Teknik Elektro Telekomunikasi  
Sekolah Tinggi Teknologi Telkom

oleh :

**RYAN ISMARADITYA**

NIM : 111990158

Bandung, Januari 2004

Tugas Akhir ini telah diperiksa untuk disetujui dan disahkan,

Pembimbing I



Dewi Utami, Ir., MT  
NIP : 9570126

Pembimbing II



Hadi Suwastio, Ir., MPhil., PhD  
NIP : 9267049