

**PERANCANGAN DAN IMPLEMENTASI ARSITEKTUR *DEMAPPER* 64-QAM DI  
FPGA (*FIELD PROGRAMABLE GATE ARRAY*)**

***DESIGN AND IMPLEMENTATION OF DEMAPPER 64-QAM ARCHITECTURE ON  
FPGA (FIELD PROGRAMABLE GATE ARRAY)***

**TUGAS AKHIR**

Disusun sebagai salah satu syarat untuk memperoleh gelar Sarjana Teknik  
Pada Program Studi Teknik Telekomunikasi Fakultas Elektro dan Komunikasi  
Institut Teknologi Telkom

Oleh :

**ACHMAD RIZAL MAULUDIN**

**111090001**



**INSTITUT TEKNOLOGI  
TELKOM**

**FAKULTAS ELEKTRO DAN KOMUNIKASI**

**INSTITUT TEKNOLOGI TELKOM**

**BANDUNG**

**2013**