

	<b>INSTITUT TEKNOLOGI TELKOM</b>	No Dokumen	ITT-AK-FEK-PTT-FM-004/001
	<b>Jl. Telekomunikasi No. 1 Ters. Buah Batu Bandung 40257</b>	No Revisi	00
	<b>FORMULIR LEMBAR PENGESAHAN TUGAS AKHIR</b>	Berlaku Efektif	02 Mei 2011

**LEMBAR PENGESAHAN  
TUGAS AKHIR**

**DESAIN DAN REALISASI  
BUTLER MATRIX 4X4 DUAL PHASE SHIFTER  
DENGAN METODE PIN DIODE SWITCHED-LINE**

*DESIGN AND REALIZATION OF DUAL PHASE SHIFTER  
BUTLER MATRIX 4X4 USING PIN DIODE SWITCHED-LINE METHODE*

Disusun oleh :

**TAUFIK PRIHANANTO RIYADI  
111080227**

Telah disetujui dan disahkan sebagai Tugas Akhir  
Program S1 Teknik Telekomunikasi Fakultas Elektro dan Komunikasi  
Institut Teknologi Telkom

Bandung, Februari 2013  
Disahkan oleh,

Pembimbing I

Pembimbing II

Bambang Setia N, ST., MT

NIK : 99760188-1

Zulfi, ST., MT.

NIK : 09750495-3