

## LEMBAR PENGESAHAN

Tugas Akhir dengan judul :

**PERANCANGAN DAN IMPLEMENTASI PROSESOR FFT 256  
TITIK-OFDM *BASEBAND* BERBASIS PENGKODEAN VHDL  
PADA FPGA**

***(DESIGN AND IMPLEMENTATION OF FFT 256 POINTS-  
OFDM BASEBAND PROCESSOR BASED ON VHDL ON FPGA)***

Telah diperiksa dan disetujui sebagai salah satu syarat untuk memperoleh gelar  
Sarjana Teknik pada Program Studi Teknik Telekomunikasi  
Institut Teknologi Telkom

Oleh :

**LABIB AHMAD KHAIRUDDIN**

**111070079**

Bandung, Februari 2011

Disetujui dan disahkan oleh :

**Pembimbing I**

**Pembimbing II**

**Dr. Rina Pudji Astuti, Ir., MT.**  
NIK 93630090-1

**Iswahyudi Hidayat, ST., MT.**  
NIK 02770269-1