

**PERANCANGAN DAN IMPLEMENTASI  
PROSESOR FFT 256 TITIK-OFDM *BASEBAND* BERBASIS  
PENGKODEAN VHDL PADA FPGA**

*(DESIGN AND IMPLEMENTATION FFT 256 POINTS-OFDM BASEBAND  
PROCESSOR BASED ON CODING VHDL ON FPGA)*

**TUGAS AKHIR**

Diajukan sebagai syarat untuk memperoleh gelar  
Sarjana Teknik pada program studi Teknik Telekomunikasi  
Institut Teknologi Telkom

Oleh :

**LABIB AHMAD KHAIRUDDIN**

**111070079**



**INSTITUT TEKNOLOGI  
TELKOM**

**FAKULTAS ELEKTRO DAN KOMUNIKASI  
INSTITUT TEKNOLOGI TELKOM  
BANDUNG  
2011**