

DAFTAR ISI

1. Pendahuluan	
1.1. Latar Belakang	1
1.2. Tujuan Penelitian	2
1.3. Rumusan Masalah	2
1.4. Batasan Masalah	2
1.5. Metoda Penelitian	3
1.6. Sistematika Penulisan	3
2. Dasar Teori	
2.1. Rijndael Algorithm	5
2.2. One-Time Password	11
3. Perancangan Sistem	
3.1. Perancangan Sistem	13
3.2. Parameter yang Dianalisis	18
4. Penimplementasian dan Analisa	
4.1. Alur Kerja Program	19
4.2. Proses kerja Program	20
4.3. Hasil Keluaran Program	21
4.4. Analisa Program	33
5. Kesimpulan dan Saran	42
Dafter Pustaka	44
Lampiran	45

DAFTAR GAMBAR DAN TABEL

DAFTAR GAMBAR

• Gambar 2.1. Metoda Enkripsi Standar	6
• Gambar 2.2. Contoh dari State dan Cipher Key	8
• Gambar 2.3. Diagram Proses Tiap Round	9
• Gambar 2.4. Detailed View of round n	10
• Gambar 2.5. Detailed View of Key Expansion	11
• Gambar 3.1. Proses komunikasi pada e-payment	13
• Gambar 3.2. Keseluruhan proses e-payment pada sistem	15
• Gambar 4.1. Alur Kerja Program	19
• Gambar 4.2. Kamus Program	21
• Gambar 4.3. Array State percobaan 1	21
• Gambar 4.4. Proses Round Zero Percobaan 1	22
• Gambar 4.5. input dan output proses SubByte percobaan 1	22
• Gambar 4.6. input dan output proses ShiftRow percobaan 1	22
• Gambar 4.7. input dan output proses MixColumn percobaan 1 ..	22
• Gambar 4.8. input dan output proses Modulo percobaan 1	23
• Gambar 4.9. Array State percobaan 2	24
• Gambar 4.10. Proses Round Zero Percobaan 2	24
• Gambar 4.11. input dan output proses SubByte percobaan 2	25
• Gambar 4.12. input dan output proses ShiftRow percobaan 2	25
• Gambar 4.13. input dan output proses MixColumn percobaan 3 ..	25
• Gambar 4.14. input dan output proses Modulo percobaan 2	26
• Gambar 4.15. Array State percobaan 3	26
• Gambar 4.16. Proses Round Zero Percobaan 3	27
• Gambar 4.17. input dan output proses SubByte percobaan 3	27
• Gambar 4.18. input dan output proses ShiftRow percobaan 3	28
• Gambar 4.19. input dan output proses MixColumn percobaan 3...	28
• Gambar 4.20. input dan output proses Modulo percobaan 3	28
• Gambar 4.21. Array State percobaan 4	31

- **Gambar 4.22. Proses Round Zero Percobaan 4 32**
- **Gambar 4.23. input dan output proses SubByte percobaan 4 32**
- **Gambar 4.24. input dan output proses ShiftRow percobaan 4 33**
- **Gambar 4.25. input dan output proses MixColumn percobaan 4 .. 33**
- **Gambar 4.26. Array State percobaan 1 manual 34**
- **Gambar 4.27. Proses Round Zero Percobaan 1 manual 34**
- **Gambar 4.28. input dan output proses SubByte percobaan 1 35**
- **Gambar 4.29. input dan output proses ShiftRow percobaan 1 36**
- **Gambar 4.30. input dan output proses Modulo percobaan 1 36**
- **Gambar 4.31. Array State percobaan 2 manual 37**
- **Gambar 4.32. Proses Round Zero Percobaan 2 manual 37**
- **Gambar 4.31. input dan output proses SubByte percobaan 2 38**
- **Gambar 4.32. input dan output proses ShiftRow percobaan 2 38**
- **Gambar 4.33. input dan output proses Modulo percobaan 2 39**

DAFTAR TABEL

- **Tabel 1.1. Jumlah round dari fungsi Nb dan Nk 9**