DESAIN DAN SINTESIS ARSITEKTUR HARDWARE IFFT (INVERSE FAST FOURIER TRANSFORM) 64 TITIK BERBASIS BAHASA PEMROGRAMAN VHDL

(HARDWARE ARCHITECTURE DESIGN AND SYNTHESIZE OF 64 POINT IFFT BASED ON VHDL LANGUAGE PROGRAMMING)

TUGAS AKHIR

Diajukan sebagai salah satu syarat untuk Memperoleh Gelar Sarjana Teknik
pada Jurusan Teknik Elektro Institut Teknologi Telkom

Oleh:

DESIA ILMINA SUPRAPTO

111041088

DEPARTEMEN TEKNIK ELEKTRO

SEKOLAH TINGGI TEKNOLOGI TELKOM

BANDUNG

2008