

Lembar Pengesahan

Tugas Akhir dengan judul:

**PERANCANGAN DAN REALISASI
GENERATOR SINYAL NAVIGASI LORAN-C BERBASIS FPGA
DENGAN INTERFACE DAC**

*DESIGN AND REALIZATION
NAVIGATION SIGNAL GENERATOR BASED ON FPGA
WITH DAC INTERFACE*

Telah diperiksa dan disahkan sebagai salah satu syarat untuk memperoleh gelar Sarjana
Teknik pada Jurusan Teknik Telekomunikasi
Institut Teknologi Telkom

Oleh:

**RINI HANDAYANI
111040100**

Bandung, September 2008

Disetujui dan disahkan oleh :

Pembimbing I

Pembimbing II

Heroe Wijanto, Ir., MT.
NIK : 92680067 - 1

M Ary Murti, ST, MT
NIK : 99750183-1