

LEMBAR PENGESAHAN

Tugas Akhir dengan judul

PERANCANGAN DAN IMPLEMENTASI DIFFERENTIAL CYCLIC CODE 11 BIT BERBASIS FIELD PROGRAMMABLE GATE ARRAY (FPGA)

Disusun Oleh :

Waluyo Budiyanto

111040041

Telah diperiksa dan disetujui untuk diajukan sebagai Proposal Tugas Akhir
Jurusan Teknik Elektro Telekomunikasi
Institut Teknologi Telkom

Bandung, 13 Februari 2009

Pembimbing I,

Pembimbing II,

(M.Ary Murti, ST.,MT)

NIK : 99750183-1

(Dharu Arseno,Ir.,MT)

NIK : 200169243