

LEMBAR PENGESAHAN

Tugas Akhir dengan judul :

PERANCANGAN DAN REALISASI SUBSISTEM DARI PERANGKAT PENERIMA SINYAL NAVIGASI LORAN-C BERBASIS FPGA

*(DESIGN AND REALIZATION OF
LORAN-C NAVIGATION SIGNAL RECEIVER SUBSYSTEM
BASED ON FPGA)*

Telah diperiksa dan disetujui sebagai salah satu syarat untuk memperoleh gelar Sarjana Teknik pada jurusan Teknik Elektro Sekolah Tinggi Teknologi Telkom

Oleh:

FURQAN ULAL ASSABIQ

111030275

Bandung, 25 September 2007

Disetujui dan disahkan oleh :

Pembimbing I

Pembimbing II

Heroe Wijanto, Ir., MT.

(NIP : 92680067-1)

M. Ary Murti, ST., MT.

(NIP : 99750183-1)