PERANCANGAN DAN REALISASI SUBSISTEM DARI PERANGKAT PENERIMA SINYAL NAVIGASI LORAN-C BERBASIS FPGA

(DESIGN AND REALIZATION OF LORAN-C NAVIGATION SIGNAL RECEIVER SUBSYSTEM BASED ON FPGA)

TUGAS AKHIR

Diajukan sebagai salah satu syarat untuk memperoleh gelar
Sarjana Teknik pada jurusan Teknik Elektro
Sekolah Tinggi Teknologi Telkom

Oleh:

FURQAN ULAL ASSABIQ

111030275

STTTELKOM

JURUSAN TEKNIK ELEKTRO

SEKOLAH TINGGI TEKNOLOGI TELKOM

BANDUNG

2007