

# LEMBAR PENGESAHAN

## PERANCANGAN DAN IMPLEMENTASI KRIPTOGRAFI ALGORITMA A5/1 BERBASIS FEILD PROGRAMMABLE GATE ARRAY (FPGA)

*Design and Implementation of A5/1 Cryptography Algorithm Based On Field  
Programmable Gate Array (FPGA)*

Oleh

**AHMAD QURTHOBI**

**111030120**

Disetujui dan disahkan suntuk diajukan sebagai salah satu syarat  
memperoleh gelar Sarjana Teknik Elektro  
Sekolah Tinggi Teknologi Telkom

Bandung, September 2007

Disahkan oleh:

Pembimbing I

Pembimbing II

**M. Ary Murti, MT.**

**NIP : 99750183-1**

**Iwan Iwut, Ir. MT.**

**NIP : 99740175-1**