

LEMBAR PENGESAHAN

Tugas Akhir dengan judul

**IMPLEMENTASI DAN ANALISIS *CAPTURE RANGE* DAN
LOCK RANGE PADA PLL (*PHASE LOCKED LOOP*)**

**(*IMPLEMENTATION AND ANALYSIS OF CAPTURE RANGE AND
LOCK RANGE IN PLL (PHASE LOCKED LOOP)*)**

Telah disahkan dan disetujui pada sidang Tugas Akhir program Sarjana
Jurusan Teknik Elektro Sekolah Tinggi Teknologi Telkom

Oleh :

WULAN EKA DALU

1 1 1 0 3 0 0 9 5

Bandung, September 2007

Disahkan oleh :

Pembimbing I

Pembimbing II

Bambang Sumadjudin, Ir., MT.

NIK : 91640043-1

Budi Prasetya, ST., MT

NIK : 01750251-1