

LEMBAR PENGESAHAN

PERANCANGAN DAN IMPLEMENTASI KRIPTOGRAFI ALGORITMA A5/2 BERBASIS FPGA (*FIELD PROGRAMMABLE GATE ARRAYS*)

(*Design and Implementation of A5/2 Algorithm Cryptography
using FPGA (Field Programmable Gate Arrays)*)

Oleh :

SURYA LASMARA
NIM : 111030080

Disetujui dan Disahkan Sebagai Syarat untuk Memperoleh Gelar Sarjana
Pada Jurusan Teknik Elektro
Sekolah Tinggi Teknologi Telkom Bandung

Menyetujui

Pembimbing I

Pembimbing II

M. Ary Murti, ST. MT

NIP : 99750183-1

Iwan Iwut T, ST.MT

NIP : 99740175-1