

LEMBAR PENGESAHAN

PERANCANGAN DETEKTOR NRZ – BIPOLAR 64 Kbps MENGUNAKAN SIMULATOR MULTISIM (DESIGNING OF 64 Kbps NRZ – BIPOLAR DETECTOR USING MULTISIM SIMULATOR)

Oleh:

DITTO BRAVO YANUA

111020186

Tugas Akhir ini telah diperiksa dan disahkan
untuk diajukan sebagai salah satu syarat
menyelesaikan perkuliahan dan memperoleh
gelar Sarjana Teknik pada Jurusan Teknik Elektro
Sekolah Tinggi Teknologi Telkom

Bandung, September 2007

Disahkan Oleh:

Pembimbing I

Pembimbing II

BAMBANG SUMAJUDIN, Ir, MT

NIK : 91640043-1

ISWAHYUDI HIDAYAT, ST, MT

NIK : 02770269-1