

**LEMBAR PENGESAHAN**

Tugas Akhir dengan judul :

**SIMULASI SIDE COUPLED INTEGRATED SPACED SEQUENCE  
OF RESONATORS (SCISSOR) SEBAGAI FIBER DELAY LINE  
PADA WDM OPTICAL BUFFER**

*(Side Coupled Integrated Spaced Sequence of Resonators (SCISSOR)  
as Fiber Delay Line in WDM Optical Buffer Simulation)*

Oleh :

**ANDI SISWANTO**

**111010334**

Telah diperiksa untuk disetujui sebagai salah satu syarat  
untuk memperoleh gelar Sarjana Teknik pada Jurusan Teknik Elektro  
Sekolah Tinggi Teknologi Telkom Bandung

Bandung, 7 Agustus 2006

Disahkan oleh :

Pembimbing I,

Pembimbing II,

M. Ramdhan Kirom, SSi., MSi.  
NIK. 9972167

A. Hambali, Ir., MT.  
NIK. 93670098-1