

KATA PENGANTAR

Segala Puji dan Syukur kepada Tuhan Yang Maha Esa, atas segala rahmat dan karunia-Nya, sehingga penulis dapat menyelesaikan Tugas Akhir ini dengan baik.

Tugas Akhir ini disusun untuk memenuhi syarat kelulusan tahap Ahli Madya pada Program Studi D3 Teknologi Telekomunikasi Fakultas Ilmu Terapan Universitas Telkom. Judul yang dibahas dalam Tugas Akhir ini adalah “**Desain Digital Komputasi Shannon Entropy Pada FPGA**”.

Penulis menyadari bahwa Tugas Akhir ini masih jauh dari kesempurnaan, untuk itu saran dan kritik yang bertujuan membangun dari pembaca sangat diharapkan demi perbaikan di masa yang akan datang. Dengan segala kerendahan hati, penulis berharap semoga Tugas Akhir ini dapat bermanfaat bagi kita semua.

Bandung, 17 Juli 2025



Rini Florensya Manalu