

**DESAIN DIGITAL KOMPUTASI SHANNON ENTROPY
PADA FPGA**

***DIGITAL DESIGN OF SHANNON ENTROPY COMPUTATION
ON FPGA***

**Dokumen ini ditujukan untuk memenuhi persyaratan
Mata Kuliah Tugas Akhir
Jalur Reguler**



Disusun oleh,
6705223094 – RINI FLORENSYA MANALU

**PROGRAM STUDI D3 TEKNOLOGI TELEKOMUNIKASI
FAKULTAS ILMU TERAPAN
UNIVERSITAS TELKOM
BANDUNG
2025**