

DAFTAR ISI

ABSTRAK	i
<i>ABSTRACT</i>	ii
HALAMAN PENGESAHAN PEMBIMBING	iii
HALAMAN PENGESAHAN KAPRODI, PEMBIMBING DAN PENGUJI	iv
LEMBAR PERNYATAAN ORISINALITAS	1
PAKTA INTEGRITAS STUDI MAHASISWA PROGRAM STUDI MAGISTER SISTEM INFORMASI UNIVERSITAS TELKOM.....	2
COPYRIGHT TESIS MAGISTER.....	3
HALAMAN PERSEMPAHAN	4
HALAMAN PENGAKUAN	5
HALAMAN DAFTAR PUBLIKASI	6
KATA PENGANTAR	7
DAFTAR TABEL.....	12
DAFTAR GAMBAR	13
BAB I PENDAHULUAN	14
1.1 Latar Belakang	14
1.2 Rumusan Masalah	17
1.3 Tujuan Penelitian	17
1.4 Pertanyaan Peneltian	18
1.5 Lingkup Penelitian	18
1.5.1. Ruang Lingkup Permasalahan	18
1.5.2. Waktu dan Periode	19
1.6 Kesenjangan Penelitian	19
1.7 Batasan Penelitian	20
1.8 Rasionalisasi Penelitian.....	20

1.9	Signifikansi Penelitian	21
1.10	<i>State-Of-The-Art</i>	21
1.11	Peran Peneliti	23
1.12	Sistematika Penulisan	24
	BAB II TINJAUAN LITERATUR	28
2.1	Metode <i>Review</i>	28
2.2	Model Nilai TI.....	29
2.3	<i>Intellectual Capital</i>	32
2.4	<i>Firm Performance Measurement</i>	35
2.5	Nilai Kinerja dari TI.....	37
2.6	Kompetensi Karyawan dalam Menanggapi VUCA	38
	BAB III METODOLOGI PENELITIAN.....	40
3.1	Perancangan Penelitian	40
3.2	Sistematika Penelitian	40
3.3	Model Konseptual	41
3.4.	Fase <i>Gaps Description</i>	43
3.5	Fase <i>Project Goal</i>	43
3.5.1	<i>Enhancement</i> dan <i>Innovative</i>	43
3.5.2	Data Research.....	44
3.6	Fase <i>Contextual Setting</i>	45
3.6.1	Model Nilai TI pada Subsistem	45
3.6.2	<i>Parallel Configuration Model</i>	47
3.7	Fase <i>Research Content</i>	49
3.8	Fase <i>Significance of Study</i>	50
3.9	Sumber Data Penelitian.....	51
3.10	Instrumen Penelitian.....	51

3.11	Bias Penelitian.....	52
3.12	Uji Keabsahan	52
3.12.1	Uji Validasi	52
3.12.2	Uji Realibilitas	53
3.13	Hipotesis Penelitian.....	53
3.14	Pertimbangan Etika	54
	BAB IV PENGUMPULAN DATA	55
4.1	Metode Pengumpulan Data.....	55
4.2	Objek Penelitian	55
4.3	Data dari Laporan Tahunan Perusahaan	56
4.4	Data Perhitungan <i>Intellectual Capital</i>	59
4.5	Uji Validitas	61
4.5.1	Uji Statistik Deskriptif	61
4.5.2	Uji Korelasi	62
4.6	Uji Realibilitas	65
	BAB V HASIL ANALISIS DAN REKOMENDASI.....	67
5.1	Metode Analisis	67
5.2	Estimasi Persentase Bobot pada Subsistem	67
5.3	Estimasi <i>Dynamic Speed of Adjustment</i>	68
5.4	Evaluasi Estimasi Model Konfigurasi Paralel.....	71
5.5	Evaluasi Estimasi Antara DITVEM dan ITVEM	74
5.6	Mengukur Nilai Kinerja TI pada DITVEM	76
5.7	Abstraksi Model.....	78
5.8	Representasi Model	81
5.9	Rekomendasi Proses Bisnis Penerapan pada <i>Startup</i>	86
	BAB VI	89

KESIMPULAN DAN SARAN.....	89
6.1 Metode Interpretasi	89
6.2 Kesimpulan	89
6.3 Saran.....	91
6.4 Rekomendasi	92
DAFTAR PUSTAKA	93
LAMPIRAN	100