

DAFTAR TABEL

Tabel 1.1 Rencana kegiatan	5
Tabel 3. 1 Ukuran RAM, <i>cache</i> dan clock CPU	14
Tabel 4.1 Hasil perbandingan <i>Level L1 cache</i>	17
Tabel 4.2 Hasil perbandingan Level L1 dan L2 <i>cache</i> dengan Matrix 128.....	19
Tabel 4.3 Hasil perbandingan Level L1, L2 dan L3 <i>cache</i> dengan Matrix 128	22