

## DAFTAR GAMBAR

Gambar 1 Arsitektur X86.....	13
Gambar 2 <i>Cache Memory</i> .....	15
Gambar 3 Alur Pemodelan.....	19
Gambar 4 Skenario 1 ( <i>One Level Cache</i> ) .....	19
Gambar 5 Skenario 2 ( <i>Two Level Cache</i> ).....	20
Gambar 6 Skenario 3 ( <i>Three Level Cache</i> ).....	20