

## DAFTAR GAMBAR

Gambar I. 1 <i>Fishbone Diagram</i> .....	32
Gambar II. 1 Arsitektur SDX .....	43
Gambar II. 2 Arsitektur Umbrella .....	48
Gambar II. 3 Arsitektur SDIX .....	49
Gambar II. 4 Arsitektur SR-IX .....	50
Gambar II. 5 Arsitektur PoC-IX .....	51
Gambar II. 6 Arsitektur P4IX .....	52
Gambar II. 7 Alur kerja SR .....	62
Gambar II. 8 Arsitektur SDN .....	64
Gambar III. 1 <i>Tree of Research</i> (Safitra dkk., 2023) .....	74
Gambar III. 2 Sistematika Penelitian .....	76
Gambar III. 3 <i>Test-driven Development (TDD)</i> .....	91
Gambar III. 4 Arsitektur IXP-MPLS Terdistribusi .....	95
Gambar III. 5 Arsitektur IXP-MPLS Tersentralisasi .....	97
Gambar III. 6 Arsitektur IXP-MPLS Hirarki .....	98
Gambar III. 7 Arsitektur IXP-SR-MPLS Terdistribusi .....	100
Gambar III. 8 Arsitektur IXP-SR-MPLS Tersentralisasi .....	101
Gambar III. 9 Arsitektur IXP-SR-MPLS Hirarki .....	101
Gambar IV. 1 Skenario Pengujian IXP-MPLS .....	103
Gambar IV. 2 Skenario Pengujian IXP-SR-MPLS .....	105
Gambar V. 1 Performansi IXP Tersentralisasi .....	121
Gambar V. 2 Performansi IXP Terdistribusi .....	122
Gambar V. 3 Performansi IXP Hirarki .....	123
Gambar V. 4 Utilisasi CPU .....	130
Gambar V. 5 Utilisasi <i>Memory</i> .....	131
Gambar VI. 1 Rekomendasi Rancangan SDX .....	143
Gambar VI. 2 Rancangan Integrasi SDX .....	147
Gambar VI. 3 Arsitektur SDX Terdistribusi .....	150
Gambar VI. 4 Arsitektur SDX Tersentralisasi .....	151

Gambar VI. 5 Arsitektur SDX Hirarki.....	152
Gambar VI. 6 Usecase Diagram Penerapan Integrasi SDX.....	153
Gambar VI. 7 Proses Bisnis Penerapan Integrasi SDX.....	154