

DAFTAR GAMBAR

Gambar 3.1 Arsitektur Sistem	16
Gambar 3.2 Blok Diagram Sistem.....	16
Gambar 4.1 Blok Diagram <i>Transmitter</i>	19
Gambar 4.2 Blok Diagram <i>Receiver</i>	20
Gambar 4.3 Rangkaian <i>Transmitter</i>	22
Gambar 4.4 Rangkaian <i>Receiver</i>	23
Gambar 4.5 <i>Flowchart</i> Cara Kerja Sistem	24
Gambar 5.1 Skenario Pengujian	28
Gambar 5.2 Pengujian <i>Transmitter</i>	28
Gambar 5.3 Pengujian <i>Receiver</i>	30
Gambar 5.4 Grafik Frekuensi Pengujian Ruang Terang	30
Gambar 5.5 Grafik V_{max} Pengujian Ruang Terang	31
Gambar 5.6 Grafik V_{min} Pengujian Ruang Terang.....	31
Gambar 5.7 Grafik Frekuensi Pengujian Ruang Gelap	32
Gambar 5.8 Grafik V_{max} Pengujian Ruang Gelap	32
Gambar 5.9 Grafik V_{min} Pengujian Ruang Gelap.....	33
Gambar 5.10 Grafik Skenario Pengukuran	35
Gambar 5.11 Pengukuran Pada <i>Transmitter</i>	36
Gambar 5.12 Pengukuran Pada Input <i>Amplifier</i>	37
Gambar 5.13 Pengukuran Pada Output <i>Amplifier</i>	38