

DAFTAR TABEL

Tabel 2. 1 Deskripsi setiap <i>hardware</i> dan <i>software</i>	24
Tabel 2. 2 Deskripsi komponen <i>website</i>	25
Tabel 2. 3 Perhitungan <i>link power budget deployment</i> FTTH untuk <i>two Stage Splitter</i> 1:4 dan 1:8 [5]	26
Tabel 2. 4 Perhitungan <i>link power budget deployment</i> FTTH untuk <i>two Stage Splitter</i> 1:2 dan 1:16 [5]	27
Tabel 2. 5 Perhitungan <i>link power budget deployment</i> FTTH untuk <i>Two Stage Splitter</i> 1:32 [5]	27
Tabel 2. 6 Spesifikasi kemudahan penggunaan	29
Tabel 2. 7 Spesifikasi fungsionalitas	29
Tabel 2. 8 Kompatibilitas multi-perangkat	30
Tabel 2. 9 Keterjangkauan biaya	30
Tabel 2. 10 Waktu pembuatan	31
Tabel 3. 1 Matriks keputusan dalam pemilihan solusi	33
Tabel 3. 2 Penjelasan keterangan poin matriks keputusan	33
Tabel 3. 3 Jadwal pengerjaan	43
Tabel 3. 4 Rencana anggaran	43
Tabel 4. 1 Penjelasan <i>source code button home website</i> OptilinkPro	48
Tabel 4. 2 Penjelasan <i>source code button “About Us” website</i> OptilinkPro	49
Tabel 4. 3 Penjelasan <i>source code button “Contact Us” website</i> OptilinkPro	50
Tabel 4. 4 Penjelasan <i>source code button</i> komputasi LPB <i>website</i> OptilinkPro	51
Tabel 4. 5 Penjelasan <i>source code button “One Stage”</i> dan <i>“Two Stage”</i>	53
Tabel 4. 6 Penjelasan <i>source code</i> halaman komputasi <i>“One Stage”</i>	54
Tabel 4. 7 Penjelasan <i>source code</i> halaman komputasi <i>“Two Stage”</i>	56
Tabel 4. 8 Penjelasan <i>source code</i> halaman komputasi LPB jaringan <i>backbone</i>	58
Tabel 4. 9 Penjelasan <i>source code</i> halaman komputasi RTB	60
Tabel 4. 10 Penjelasan <i>source code</i> halaman <i>login</i> fitur <i>“Daily Report”</i>	61
Tabel 4. 11 Penjelasan <i>source code</i> tampilan utama fitur <i>“Daily Report”</i>	63
Tabel 5. 1 Rencana Pengujian Fungsionalitas Perangkat Lunak (<i>website</i>)	89
Tabel 5. 2 Pengujian mengakses <i>website</i>	90
Tabel 5. 3 Pengujian fungsionalitas halaman <i>“About Us”</i>	90

Tabel 5. 4 Pengujian fungsionalitas halaman “ <i>Contact Us</i> ”	91
Tabel 5. 5 Pengujian fungsionalitas fitur komputasi <i>Link Power Budget</i>	91
Tabel 5. 6 Pengujian fungsionalitas fitur komputasi <i>Rise Time Budget</i>	94
Tabel 5. 7 Pengujian fungsionalitas fitur “ <i>Daily Report</i> ”	94
Tabel 5. 8 Rencana pengujian dan tingkat penilaian MOS	97
Tabel 5. 9 Perbandingan Hasil Perhitungan	100
Tabel 5. 10 Persentase Kesalahan Perhitungan	101
Tabel 5. 11 Rata-rata nilai MOS	103
Tabel 5. 12 Analisis hasil pengujian MOS	104