

## DAFTAR GAMBAR

Gambar 3. 1 Diagram Fungs Sistem Monitoring Dan Kontrol.....	15
Gambar 3. 2 Konsep rancangan produk .....	15
Gambar 3. 3 Diagram blok sistem level 0.....	19
Gambar 3. 4 Diagram blok sistem level 1.....	20
Gambar 3. 5 Flowchart sistem keseluruhan.....	22
Gambar 4. 1 Skematik rangkaian komponen .....	26
Gambar 4. 2 Tangkap layar serial monitor IDE .....	27
Gambar 4. 3 Grafik perbandingan sensor arus dengan multimeter .....	28
Gambar 4. 4 Grafik perbandingan sensor tegangan dengan multimeter .....	29
Gambar 4. 5 Implementasi sistem kontrol menggunakan platform Blynk.....	32
Gambar 4. 6 Tampilan pada platform Blynk .....	33
Gambar 4. 7 Pengujian timer menggunakan stopwatch.....	34
Gambar 4. 8 Tampilan pada serial monitor IDE.....	37
Gambar 4. 9 Tampilan pada platform Blynk saat penerimaan data.....	37
Gambar 4. 10 Pengecekan data di LCD dan Blynk .....	38
Gambar 4. 11 Pengujian menggunakan step down .....	42
Gambar 4. 12 Rangkaian yang ditempatkan pada box hitam.....	43
Gambar 4. 13 Rangkaian antar komponen pada PCB bolong.....	43
Gambar 5. 1 Grafik nilai tegangan, arus, dan daya .....	45
Gambar 5. 2 Pengujian fitur Timer selama 2 jam.....	51
Gambar 5. 3 Berat awal sebelum dilakukan pengujian .....	52
Gambar 5. 4 Berat setelah pengujian tanpa Timer .....	52
Gambar 5. 5 Berat setelah pengujian menggunakan Timer.....	53
Gambar 5. 6 Blynk notification Low-Voltage .....	55
Gambar 5. 7 Blynk notification Over-Voltage .....	56