

DAFTAR TABEL

Tabel 1. 1 Kebutuhan yang Harus Dipenuhi.....	7
Tabel 2. 1 Daftar Kebutuhan.....	8
Tabel 2. 2 Pengelompokan dari Spesifikasi	11
Tabel 2. 3 Spesifikasi 1	11
Tabel 2. 4 Spesifikasi 2	12
Tabel 2. 5 Spesifikasi 3	12
Tabel 2. 6 Spesifikasi 4.....	12
Tabel 2. 7 Spesifikasi 5.....	13
Tabel 2. 8 Spesifikasi 6.....	13
Tabel 3. 1 Usulan Konsep Solusi.....	15
Tabel 3. 2 Rating Setiap Kriteria	19
Tabel 3. 3 Matriks Keputusan (Decision Matrix)	20
Tabel 3. 4 Diagram Blok Level 0.....	21
Tabel 3. 5 Diagram Blok Level 1.....	21
Tabel 3. 6 Diagram Blok Level 2.....	22
Tabel 3. 7 Pemilihan Komponen Resistor	25
Tabel 3. 8 Pemilihan Komponen Resistor	25
Tabel 3. 9 Pemilihan Komponen BJT.....	25
Tabel 3. 10 Pemilihan Komponen FET	26
Tabel 3. 11 Pemilihan Komponen OP-AMP	26
Tabel 3. 12 Pemilihan Kotak Briefcase	27
Tabel 4. 1 Analisis Pengerjaan Implementasi Sistem.....	38
Tabel 5. 1 Kuisisioner Tingkat Kepuasan Kit Praktikum Elektronika ISW_1.....	52
Tabel 5. 2 Skala Penilaian Kuisisioner.....	52
Tabel 5. 3 Nilai Resistansi dan Kapasitansi pada Rangkaian Common Emitter	55
Tabel 5. 4 Kelinearan Grafik Input Output Rangkaian Common Emitter.....	55
Tabel 5. 5 Nilai Resistansi dan Kapasitansi pada Rangkaian Common Emitter	55
Tabel 5. 6 <i>Kelinearan Grafik Input Output Rangkaian Common Emitter (Rf=5.1k)</i>	56
Tabel 5. 7 Kelinearan Grafik Input Output Rangkaian Common Emitter (Rf=10k).....	56
Tabel 5. 8 Kelinearan Grafik Input Output Rangkaian Common Emitter (Rf=100k).....	56
Tabel 5. 9 Nilai Resistansi dan Kapasitansi pada Rangkaian Common Source	57
Tabel 5. 10 Kelinearan Grafik Input Output Rangkaian Common Source.....	57

Tabel 5. 11 Nilai Resistansi dan Kapasitansi pada Rangkaian Common Source	57
Tabel 5. 12 Kelinearan Grafik Input Output Rangkaian Common Source dengan Feedback Negative	57
Tabel 5. 13 Kelinearan Common Source dengan Feedback Negative	58
Tabel 5. 14 Kelinearan Common Source dengan Feedback Negative	58
Tabel 5. 15 Kelinearan Common Source dengan Feedback Negative	59
Tabel 5. 16 Nilai Resistansi dan Kapasitansi Pada Rangkaian Non-Inverting	59
Tabel 5. 17 Kelinearan Grafik Input Output Rangkaian Non-Inverting	59
Tabel 5. 18 Nilai Resistansi dan Kapasitansi pada Rangkaian Inverting	60
Tabel 5. 19 Kelinearan Grafik Input Output Rangkaian Inverting	60
Tabel 5. 20 Perubahan Nilai RL	62
Tabel 5. 21 Perubahan Nilai RB	62
Tabel 5. 22 Perubahan Nilai RC	63
Tabel 5. 23 Perubahan Nilai RE	64
Tabel 5. 24 Perubahan Nilai Rf.....	65
Tabel 5. 25 Perubahan Nilai C1 dan C2	65
Tabel 5. 26 Spesifikasi Rangkaian MOSFET Common Source Amplifier Menggunakan Kapasitor Bypass Pada Kaki Source.....	66
Tabel 5. 27 Pengolahan Data Hasil Eksperimen tabel 5.25	67
Tabel 5. 28 Pengolahan Data Hasil Eksperimen Perubahan Nilai Kapasitor Bypass pada Kaki Source	67
Tabel 5. 29 Pengolahan Data Hasil Eksperimen Perubahan Nilai Resistansi Pada Kaki Drain	67
Tabel 5. 30 Spesifikasi Rangkaian Common Source Amplifier tanpa Kapasitor Bypass Pada Kaki Source.....	68
Tabel 5. 31 Pengolahan Data Hasil Eksperimen Resistansi Pada Kaki Drain dan Source	68
Tabel 5. 32 Tabel Spesifikasi Rangkaian Common Source Amplifier dengan Kapasitor Bypass Pada Kaki Source.....	70
Tabel 5. 33 Pengolahan Data Hasil Eksperimen Perubahan Nilai Resistansi Feedback (Rf)..	70
Tabel 5. 34 Rangkaian Common Source Amplifier terhadap Respon Frekuensi Penguat	70
Tabel 5. 35 Gain (Non-Inverting Resistor - Resistor).....	71
Tabel 5. 36 Respon Frekuensi (Non-Inverting Resistor - Resistor).....	71
Tabel 5. 37 Gain (Non-Inverting Kapasitor - Kapasitor).....	72
Tabel 5. 38 Respon Frekuensi (Non-Inverting Kapasitor – Kapasitor).....	72

Tabel 5. 39 Gain (Non-Inverting Resistor - Kapasitor)	72
Tabel 5. 40 Respon Frekuensi (Non-Inverting Resistor – Kapasitor)	73
Tabel 5. 41 Gain (Non-Inverting Kapasitor - Resistor)	73
Tabel 5. 42 Respon Frekuensi (Non-Inverting Kapasitor - Resistor)	74
Tabel 5. 43 Gain (Inverting Resistor - Resistor).....	74
Tabel 5. 44 Respon Frekuensi (Inverting Resistor – Resistor)	75
Tabel 5. 45 Gain (Inverting Kapasitor - Kapasitor).....	75
Tabel 5. 46 Respon Frekuensi (Inverting Kapasitor - Kapasitor).....	75
Tabel 5. 47 Gain (Inverting Resistor - Kapasitor)	76
Tabel 5. 48 Respon Frekuensi (Inverting Resistor - Kapasitor)	76
Tabel 5. 49 Gain (Inverting Kapasitor - Resistor)	77
Tabel 5. 50 Respon Frekuensi (Inverting Kapasitor - Resistor)	77