

DAFTAR GAMBAR

Gambar 2.1 Arsitektur <i>Software Defined Network</i> [9]	4
Gambar 2.2 Logo OpenFlow	5
Gambar 2.3 FlowVisor pada SDN [14]	6
Gambar 2.4 Logo Pox <i>Controller</i>	7
Gambar 3.1 Rancangan Topologi Sederhana	9
Gambar 3.2 Rancangan Topologi Abilene	10
Gambar 3.3 Diagram Alir Perancangan Sistem	12
Gambar 3.4 Diagram Alir Konfigurasi <i>Network Slicing</i> Topologi Sederhana	13
Gambar 3.5 Diagram Alir Konfigurasi <i>Network Slicing</i> Topologi Abilene	14
Gambar 3.6 <i>List Slice</i> Topologi Sederhana	18
Gambar 3.7 <i>List Slice</i> Topologi Abilene	21
Gambar 4.1 Hasil Uji Konektivitas Topologi Sederhana	28
Gambar 4.2 Uji Konektivitas Topologi Abilene	28
Gambar 4.3 Uji Fungsionalitas <i>Fast Slice</i> Topologi Sederhana	29
Gambar 4.4 Uji Fungsionalitas <i>Moderate Slice</i> Topologi Sederhana	30
Gambar 4.5 Uji Fungsionalitas <i>Slow Slice</i> Topologi Sederhana	30
Gambar 4.6 Uji Fungsionalitas <i>Fast Slice</i> Topologi Abilene	31
Gambar 4.7 Uji Fungsionalitas <i>Slow Slice</i> Topologi Abilene	32
Gambar 4.8 Grafik <i>Throughput</i> Topologi Sederhana 1 Mbps	33
Gambar 4.9 Grafik <i>Throughput</i> Topologi Sederhana 5 Mbps	34
Gambar 4.10 Grafik <i>Throughput</i> Topologi Sederhana 10 Mbps	34
Gambar 4.11 Grafik <i>Packet Loss</i> Topologi Sederhana 1 Mbps	35
Gambar 4.12 Grafik <i>Packet Loss</i> Topologi Sederhana 5 Mbps	35
Gambar 4.13 Grafik <i>Packet Loss</i> Topologi Sederhana 10 Mbps	35
Gambar 4.14 Grafik <i>Delay</i> Topologi Sederhana 1 Mbps	36
Gambar 4.15 Grafik <i>Delay</i> Topologi Sederhana 5 Mbps	36
Gambar 4.16 Grafik <i>Delay</i> Topologi Sederhana 10 Mbps	37
Gambar 4.17 Grafik <i>Jitter</i> Topologi Sederhana 1 Mbps	37
Gambar 4.18 Grafik <i>Jitter</i> Topologi Sederhana 5 Mbps	38
Gambar 4.19 Grafik <i>Jitter</i> Topologi Sederhana 10 Mbps	38
Gambar 4.20 Grafik <i>Throughput</i> Topologi Abilene 1 Mbps	39

Gambar 4.21 Grafik <i>Throughput</i> Topologi Abilene 10 Mbps	40
Gambar 4.22 Grafik <i>Packet Loss</i> Topologi Abilene 1 Mbps	40
Gambar 4.23 Grafik <i>Packet Loss</i> Topologi Abilene 10 Mbps	41
Gambar 4.24 Grafik <i>Delay</i> Topologi Abilene 1 Mbps.....	41
Gambar 4.25 Grafik <i>Delay</i> Topologi Abilene 10 Mbps.....	42
Gambar 4.26 Grafik <i>Jitter</i> Topologi Abilene 1 Mbps	42
Gambar 4.27 Grafik <i>Jitter</i> Topologi Abilene 10 Mbps	43
Gambar 4.28 Grafik Jumlah Paket yang Dikirim pada Topologi Sederhana	44
Gambar 4.29 Grafik Jumlah Paket yang Dikirim pada Topologi Abilene	44