

**SIMULASI PROSES MULTIPLEXING Pada JARINGAN SDH  
(Synchronous Digital Hierarchy) FUJITSU  
RUAS TANGERANG-CIPONDOH**

Oleh :

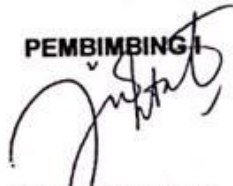
**Dimas Wasis**

**2030074**

Proyek Akhir ini telah diterima dan disahkan guna mencapai gelar  
Ahli Madya dalam bidang Teknik Telekomunikasi  
Pada  
**JURUSAN TEKNIK TELEKOMUNIKASI  
AKADEMI TEKNIK TELEKOMUNIKASI SANDHY PUTRA JAKARTA**

Disahkan Oleh :


**PEMBIMBING I**



**YUS NATALI, ST**

**NIK. 200305**

**PEMBIMBING II**



**Didi Waluyo**

**NIK.660640**

