

# DAFTAR ISI

HALAMAN JUDUL	
LEMBAR PERSETUJUAN	i
ABSTRAK	iii
KATA PENGANTAR	iv
DAFTAR ISI	vi
DAFTAR GAMBAR	viii
DAFTAR TABEL	x
DAFTAR ISTILAH	xii
	xiii
<b>BAB I PENDAHULUAN</b>	
1.1 LATAR BELAKANG	
1.2 TUJUAN PENELITIAN	1
1.3 PERUMUSAN DAN PEMBATASAN MASALAH	1
1.4 METODOLOGI PENELITIAN	2
1.5 SISTEMATIKA PENULISAN	2
<b>BAB II LANDASAN TEORI</b>	
2.1 RESISTOR	4
2.1.1 Resistor Variabel	4
2.1.2 Resistor Tetap	5
2.2 KAPASITOR	6
2.3 DIODE LED	7
2.4 Integrated Circuit	8
2.4.1 IC 555 (Timer)	10
2.4.2 IC 4017 (Pencacah Dekade)	11
2.5 Kabel UTP (Unshiel Twisted Pairs)	12
<b>BAB III Perancangan Alat Penguji Kabel Jaringan UTP</b>	
3.1 Analisa Rangkaian Secara Blok Diagram	
3.1.1 Osilator	16
3.1.2 Pencacah Dekade	18
3.1.3 Kabel UTP (Unshiel Twisted Pairs)	19

3.1.4 Tampilan (LED)	19
3.2 Analisa Rangkaian Secara Detail	20

#### **BAB IV PENGUJIAN ALAT DAN ANALISA**

4.1 PENGUJIAN ALAT	22
4.2 ALat Penguji Kabel Jaringan UTP (Unshield Twisted Pair)	23
4.3 Analisa	23

#### **BAB V PENUTUP**

5.1 Kesimpulan	25
5.2 Saran	25

#### **DAFTAR PUSTAKA**

#### **LAMPIRAN-LAMPIRAN**