

DAFTAR GAMBAR

2.1	<i>boundary</i> susunan patch tak berhingga [1].	11
2.2	Unit sel AMC <i>Patch</i> Persegi.	13
2.3	Rangkaian penyesuaian impedansi	16
3.1	Diagram Alir.	19
3.2	Bentuk <i>patch</i> persegi AMC.	24
3.3	Grafik S_{11} unit sel AMC sebelum optimasi.	25
3.4	Grafik S_{11} unit sel AMC setelah optimasi.	25
3.5	(a) unit sel, (b)unit sel 2 <i>in 1</i> , (c)unit sel 4 <i>in 1</i>	26
3.6	Grafik S_{11} dari pemotongan unit sel.	27
3.7	Unit sel <i>absorber 2 in 1</i> AMC dengan <i>resistor</i>	27
3.8	Grafik S_{11} dengan <i>resistor</i>	28
3.9	Bentuk <i>patch array</i> 2×2	29
3.10	Hasil simulasi <i>patch array</i> 2×2	30
3.11	Bentuk <i>patch array</i> 3×2	30
3.12	Hasil simulasi <i>patch array</i> 3×2	31
3.13	Bentuk <i>patch array</i> 4×2	31
3.14	Hasil simulasi <i>patch array</i> 4×2	32
3.15	Bentuk <i>patch array</i> 3×3	32
3.16	Hasil simulasi <i>patch array</i> 3×3	33
3.17	Bentuk <i>patch array</i> 4×4	34
3.18	Hasil simulasi <i>patch array</i> 4×4	34
3.19	Jaringan <i>human phantom</i> [2].	35
4.1	<i>Absorber</i> polos.	37

4.2	<i>Absorber</i> dengan penambahan <i>resistor</i> SMD.	38
4.3	Hasil simulasi <i>boundaries radiation</i>	38
4.4	Antena horn persegi.	39
4.5	<i>Vector Network Analyzer</i>	40
4.6	Skema pengukuran.	40
4.7	Grafik VNA kondisi <i>open</i>	41
4.8	Grafik VNA kondisi <i>close</i>	41
4.9	Grafik hasil pengukuran absorber.	42