

DAFTAR GAMBAR

Gambar 2.1 Paradigma <i>Switch</i> dan <i>Router</i> Tradisional [7]	5
Gambar 2.2 Paradigma Software Defined Network [7]	5
Gambar 2.3 Arsitektur <i>Software Defined Network</i>	7
Gambar 2.4. Konsep OpenFlow [7]	8
Gambar 2.5 Arsitektur Perangkat Switch OpenFlow [10]	8
Gambar 2.6 Komponen entri aliran <i>OpenFlow</i>	9
Gambar 2.7 Arsitektur ONOS.....	11
Gambar 2.8 Autonomous System [14].....	14
Gambar 2.8 Arsitektur SDN-IP.....	16
Gambar 2.9 Arsitektur OpenvSwitch[19].....	20
Gambar 3.1 <i>FlowChart</i> Metode Penelitian.....	21
Gambar 3.2 Topologi Jaringan	23
Gambar 3.3 Implementasi ONOS <i>Controller</i>	23
Gambar 3.5 Implementasi Topologi.....	24
Gambar 3.6 Konfigurasi Internal BGP.....	28
Gambar 3.7 Konfigurasi Quagga1	29
Gambar 3.8 Konfigurasi Quagga2	30
Gambar 3.9 Konfigurasi Quagga3	30
Gambar 4.1 Pengujian <i>Controller</i>	34
Gambar 4.2 Pengujian Konektivitas.....	35
Gambar 4.3 Pengujian Protokol BGP.....	35
Gambar 4.2 Grafik <i>Throughput</i> FTP.....	36
Gambar 4.3 Grafik <i>Delay</i> FTP.....	37

Gambar 4.4 Grafik <i>Jitter</i> FTP	37
Gambar 4.6 Grafik <i>Throughput</i> VoIP	39
Gambar 4.3 Grafik <i>Delay</i> VoIP	40
Gambar 4.4 Grafik <i>Jitter</i> VoIP	40