

DAFTAR GAMBAR

Gambar 2. 1 Daerah deplesi dioda.....	5
Gambar 2. 2 Bentuk Resistor.....	6
Gambar 2. 3 Bentuk Kurva I-V resistor.....	7
Gambar 2. 4 Bentuk dan Lambang dioda secara umum.	8
Gambar 2. 5 Kurva I-V Dioda.....	9
Gambar 2. 6 Arsitektur ARM Cortex M-3.....	10
Gambar 2. 7 Skematik IC Log 112 Amplifier.....	11
Gambar 2. 8 Grafik karakterisasi I-V dari IC Log 112.....	12
Gambar 2. 9 Sistem Rangkaian pembebanan untuk menghasilkan output DAC.	13
Gambar 2. 10 Rangkaian penguat non-inverting.....	14
Gambar 3. 1 Diagram Alir Pembuatan Perangkat Keras.	15
Gambar 3. 2 Diagram Blok Sistem Sumber Tegangan Terkontrol	16
Gambar 3. 3 Skematik Catu daya	17
Gambar 3. 4 Skematik Rangkaian Penguat Diferensial.....	18
Gambar 3. 5 Op Amp 07	19
Gambar 3. 6 Diagram Blok Sistem Pembaca Arus.....	20
Gambar 3. 7 Rangkaian IC Log 112.....	21
Gambar 3. 8 Konfigurasi Pin IC Log 112.....	22
Gambar 3. 9 Arduino Due	23
Gambar 3. 10 Keithley 2400	24
Gambar 4. 1 Skema pengujian perangkat keras	25
Gambar 4. 2 Hasil Karakterisasi Rangkaian Digital Analog Converter	26
Gambar 4. 3 Hasil Kalibrasi Rangkaian Digital Analog Converter	27
Gambar 4. 4 Rangkaian Penguat Non Inverting.....	27
Gambar 4. 5 Hasil Karakterisasi Tegangan DAC + Non Inverting	28
Gambar 4. 6 Hasil Kalibrasi Tegangan Ouput DAC+Non Inverting	28
Gambar 4. 7 Hasil karakterisasi sensor arus	29
Gambar 4. 8 Hasil Pengukuran Sistem Pembaca Arus pada Resistor	30