

DAFTAR GAMBAR

Gambar II-1. Blok Sistem IoT	5
Gambar II-2. Arsitektur LoRa.....	7
Gambar II-3. <i>Bandwidth</i>	8
Gambar II-4. <i>Hopping Frequency</i>	10
Gambar II-5. <i>Spurious Emission</i>	10
Gambar II- 6. ATmega328P.....	13
Gambar II-7. <i>Chip</i> LoRa RFM96.....	14
Gambar III-1. Diagram Blok Sistem Secara Umum.....	15
Gambar III-2. Arsitektur Perangkat Keras	16
Gambar III-3. Rangkaian ATmega328P	17
Gambar III-4. Rangkaian CH340G.....	18
Gambar III-5. Rangkaian IC LM7805	18
Gambar III-6. Rangkaian IC LM1117-3.3	19
Gambar III-7. Desain Perangkat Keras	19
Gambar III-8. Arsitektur Perancangan Perangkat Lunak.....	20
Gambar III-9. Flowchart Perangkat Lunak	21
Gambar IV-1. Perbandingan Hasil Pengukuran <i>Bandwidth</i> dengan Regulasi.....	26
Gambar IV-2. Hasil Pengukuran Frekuensi.....	26
Gambar IV-3. Perbandingan Hasil Pengukuran <i>Spurious Emission</i> dengan standar Regulasi.....	27
Gambar IV-4. Perbandingan Hasil Pengukuran <i>Power Transmit</i> dengan standar Regulasi.....	28
Gambar IV-5. <i>Delay</i> Pengiriman Data dengan Interval 10 detik.....	37
Gambar IV-6. <i>Delay</i> Interval 30 Detik	41

Gambar IV-7. <i>Delay</i> Interval 60 Detik	44
Gambar IV-8. Perbandingan Interval Pengiriman Terhadap <i>Packet Loss</i>	45