

**PERANCANGAN SISTEM SIMULATOR HIL (*HARDWARE-
IN-THE-LOOP*) UNTUK *RAPID PROTOTYPING* SISTEM
KENDALI**

***HARDWARE IN THE LOOP SIMULATOR DESIGN FOR RAPID
PROTOTYPING OF CONTROL SYSTEMS***

TUGAS AKHIR

Disusun sebagai syarat untuk memperoleh gelar Sarjana Teknik pada
Program Studi S1 Teknik Elektro Universitas Telkom

Disusun oleh :

MUHAMMAD RIZKI AMRI LUBIS

1102144017



FAKULTAS TEKNIK ELEKTRO

UNIVERSITAS TELKOM

BANDUNG

2019