

DAFTAR ISI

	Halaman
LEMBAR PENGESAHAN.....	i
LEMBAR PERNYATAAN ORISINALITAS.....	ii
ABSTRAK.....	iii
ABSTRACT.....	iv
KATA PENGANTAR.....	v
UCAPAN TERIMAKASIH.....	vi
DAFTAR ISI.....	vii
DAFTAR GAMBAR.....	ix
DAFTAR TABEL.....	x
DAFTAR ISTILAH.....	xi
DAFTAR SINGKATAN.....	xiii
BAB I PENDAHULUAN.....	1
1.1 Latar Belakang.....	1
1.2 Tujuan dan Manfaat.....	2
1.3 Rumusan Masalah.....	2
1.4 Batasan Masalah.....	2
1.5 Metodologi.....	3
BAB II DASAR TEORI.....	4
2.1 <i>Channel Coding</i>	4
2.2 <i>Cyclic Block Code</i>	5
2.2.1 <i>Encoding Cyclic Block Code</i>	6
2.2.2 <i>Decoding Cyclic Block Code</i>	7
2.2.3 Hubungan Matriks <i>Parity Check</i> dengan Matriks Generator.....	8
2.3 <i>Binary Phase Shift Keying (BPSK)</i>	8
2.4 <i>Quadrature Phase Shift Keying (QPSK)</i>	9
2.5 Kanal Ideal.....	10
2.6 <i>Additive White Gaussian Noise (AWGN)</i>	10
2.7 <i>Rayleigh Channel</i>	11

2.8	<i>Bit Error Rate (BER)</i>	11
2.9	<i>Signal To Noise Ratio (SNR)</i>	12
BAB III PERANCANGAN SISTEM.....		13
3.1	Rancangan Sistem Simulator.....	13
3.1.1	Blok Diagram Sistem.....	13
3.1.2	Gambaran Umum Simulator	13
3.2	Perancangan Pengerjaan Proyek Akhir.....	15
3.2.1	Spesifikasi <i>Hardware</i> (Perangkat Keras).....	17
3.2.2	Spesifikasi <i>Software</i> (Perangkat Lunak)	17
3.3	Realisasi Sistem	17
3.3.1	Pembuatan Desain GUI pada Matlab	17
3.4	Skenario Pengujian	22
3.3.1	Parameter Pengujian	23
BAB IV HASIL DAN PENGUJIAN.....		24
4.1	Hasil Simulator <i>Cyclic Block Code</i>	24
4.2	Pengujian Teknik Pengkodean <i>Cyclic Block Code</i>	24
4.2.1	Perbandingan Teknik Pengkodean <i>cyclic Block Code</i> (8,5)	24
4.2.2	Perbandingan Teknik Pengkodean <i>cyclic Block Code</i> (7,4).....	25
4.2.3	Pengujian Transmisi <i>Cyclic Block Code</i>	26
4.2.4	Hasil Pengujian Grafik BER dan SNR	26
4.3	Kuisoner Pengujian Teknik Pengkodean <i>Cyclic Block Code</i>	30
BAB V KESIMPULAN DAN SARAN.....		32
5.1	Kesimpulan.....	32
5.2	Saran	32
DAFTAR PUSTAKA		33
LAMPIRAN		