

DAFTAR ISI

LEMBAR PENGESAHAN	ii
LEMBAR PERNYATAAN ORISINALITAS.....	iii
ABSTRAK	iv
<i>ABSTRACT</i>	v
KATA PENGANTAR	vi
UCAPAN TERIMAKASIH.....	vii
DAFTAR ISI	ix
DAFTAR GAMBAR.....	xi
DAFTAR TABEL	xiii
DAFTAR LAMPIRAN.....	xiv
BAB I PENDAHULUAN	1
1.1. Latar Belakang Masalah.....	1
1.2. Tujuan dan Manfaat	2
1.3. Rumusan Masalah.....	3
1.4. Batasan Masalah	3
1.5. Metode Penelitian	3
1.6. Sistematika Penulisan.....	4
BAB II TINJAUAN PUSTAKA	5
2.1. Pacman Game	5
2.2. Field Programmable Gate Array (FPGA)	6
2.3. Secure Digital Card (SD Card).....	7
2.3.1. Perintah dan Format Respon di <i>SD Card</i>	9
2.3.2. Proses Read, Write dan Erase <i>Data</i> di SD Card	11
2.3.3. <i>SD Card</i> di dalam FPGA	14

BAB III PERANCANGAN SISTEM.....	15
3.1. Desain Sistem	15
3.1.1. Diagram Blok.....	16
3.1.2. Fungsi dan Fitur	17
3.2. Integrasi Perangkat Keras.....	17
3.2.1. Spesifikasi Komponen.....	18
3.3. Desain Perangkat Lunak.....	20
3.3.1. Proses Pendeteksian <i>SD Card</i>	20
3.3.2. Proses Membuka dan Mengirimkan <i>Data Game</i>	21
BAB IV HASIL PERCOBAAN DAN ANALISA	22
4.1. Pengujian Komunikasi SPI pada <i>MicroSD Card</i>	22
4.2. Pengujian dan Analisis Deteksi SD Card.....	23
4.3. Pengujian dan Analisis Pengiriman <i>File</i> dari SD Card ke FPGA.....	25
4.4. Analisis Implementasi Sistem <i>Game Pacman</i> pada FPGA dengan <i>SD Card</i>	31
4.4.1. <i>I/O Ports</i>	31
4.4.2. Blok Sistem.....	31
4.4.3. Implementasi SD Card dalam <i>Game Pacman</i>	32
BAB V KESIMPULAN DAN SARAN	35
5.1. Kesimpulan.....	35
5.2. Saran.....	35
DAFTAR PUSTAKA.....	36
LAMPIRAN.....	38