

DAFTAR GAMBAR

Gambar II-1 Diagram Blok Umum.....	5
Gambar II-2 Diagram Blok Adaptor.....	6
Gambar II-3 Simbol dan Model Transformator [3]	6
Gambar II-4 <i>Non-Center Tapped Full-Wave Rectifier</i> dan Gelombang <i>Output</i> Penyearah	7
Gambar II-5 (a) Rangkaian Sederhana dan (b) <i>Output</i> Filter Kapasitor [2]	8
Gambar II-6 Blok Diagram <i>Series</i> dan <i>Shunt Voltage</i> Regulator [1]	9
Gambar II-7 (a) Rangkaian <i>Series</i> Op-Amp Regulator, (b) Rangkaian <i>Shunt</i> Op-Amp Regulator Ditambah <i>Current Limiting</i> [1]	10
Gambar II-8 Perubahan Suhu Transistor Terhadap Disipasi Daya [2]	11
Gambar II-9 Rangkaian Pengganti Proses Konduktansi Suhu [2]	11
Gambar II-10 Rangkaian Pengganti Proses Konduktansi Suhu [2]	12
Gambar II-11 Pemodelan Baterai Li-Po[5].....	13
Gambar III-1 Simulasi Rangkaian Penyearah dan Filter	14
Gambar III-2 Simulasi Rangkaian Regulator.....	15
Gambar III-3 Konfigurasi <i>R_{limit}</i> dan <i>R_{load}</i>	16
Gambar III-4 Transformator Non CT dan CT	21
Gambar III-5 (a) Dioda <i>Bridge</i> dan (b) Kapasitor	22
Gambar III-6 Transistor TIP142 Darlington.....	23
Gambar III-7 IC Op-Amp LM358	23
Gambar III-8 Dioda Zener 3,3V	24
Gambar III-9 Resistor (a) 0,25 – 2 Watt (b) 5-20 Watt	24
Gambar III-10 Pemodelan Transformator.....	25
Gambar III-11 <i>Output</i> Transformator 18V _{RMS}	26
Gambar III-12 <i>Output Rectifier</i>	26
Gambar III-13 <i>Output Filter</i>	27
Gambar III-14 <i>Output Regulator</i>	27
Gambar IV-1 Konfigurasi Transformator Non-CT.....	29
Gambar IV-2 Tegangan Sekunder 18V _{RMS} Transformator.....	30
Gambar IV-3 Konfigurasi Pengukuran Sisi Primer Transformator	31

Gambar IV-4 Percobaan Trafo Menggunakan Beban.....	31
Gambar IV-5 Percobaan Trafo Tidak Menggunakan Beban	32
Gambar IV-6 Konfigurasi Pengukuran Filter	32
Gambar IV-7 Tegangan DC Hasil Keluaran <i>Rectifier</i>	33
Gambar IV-8 Tegangan DC Hasil Keluaran Filter Kapasitor.....	34
Gambar IV-9 Tegangan Dioda Zener Sebagai Referensi	35
Gambar IV-10 Tegangan <i>Inverting</i> Op-Amp.....	36
Gambar IV-11 Tegangan <i>Output</i> Op-Amp	36
Gambar IV-12 Tegangan Kaki Basis-Emitor Transistor	37
Gambar IV-13 Tegangan Keluaran Regulator	37
Gambar IV-14 Konfigurasi Pengukuran Beban.....	38
Gambar IV-15 Tegangan dan Arus pada Beban	39
Gambar IV-16 Grafik Pengujian Beban 0,9 Ohm selama 30 Menit.....	39
Gambar IV-17 Grafik Pengujian Perubahan Suhu pada setiap Transistor.....	40
Gambar IV-18 Arus Emitor pada masing-masing Transistor	40