

DAFTAR ISI

BAB 1 PENDAHULUAN	1
1.1 Latar Belakang.....	1
1.2 Rumusan Masalah	2
1.3 Tujuan Penelitian.....	2
1.4 Ruang Lingkup	3
1.5 Manfaat Penelitian.....	3
1.6 Metologi Penelitian	3
BAB 2 TINJAUAN PUSTAKA.....	4
2.1 Prinsip Kerja Potensiostat	4
2.2 <i>Operational amplifier</i>	6
2.2.1 <i>Op-amp</i> Sebagai rangkaian Buffer.....	7
2.2.2 <i>Op-amp</i> sebagai penguat selisih.....	7
2.2.3 <i>Op-amp</i> Sebagai rangkaian <i>I - V Converter</i>	10
2.3 <i>Voltammetry</i>	11
2.4 Perhitungan kapasitansi pada WE.....	12
BAB 3 PERANCANGAN SISTEM	13
3.1 Sistem Potensiostat	13
3.2 Rangkaian Analog.....	14
3.3 Alur Sistem Kontrtol.....	16
3.4 GUI	17
BAB 4 HASIL DAN PEMBAHASAN	19
4.1 Uji Coba Perangkat Keras.....	19
4.1.1 Pengujian ADC	19
4.1.2 Pengujian DAC	20
4.1.3 Pengujian Rangkaian <i>Buffer</i>	21
4.1.4 Pengujian Rangkaian penguat differensial	
4.1.5 Pengujian Rangkaian <i>I-V Converter</i>	23
4.2 Pengujian Sampel.....	24
4.3 Perhitungan Kapaitasi menggunakan kurva I-V	26
BAB 5 Penutup.....	27
5.1 Kesimpulan	27
5.2 Saran	27