

DAFTAR GAMBAR

Gambar 2.1 Model FDTD untuk sebuah susunan patch tak hingga.....	9
Gambar 2.2 Rangkaian penyesuaian impedansi	10
Gambar 2.3 Model penyesuaian impedansi dari saluran transmisi	11
Gambar 2.4 Skema pengukuran	12
Gambar 2.5 Parameter dimensi sel penyerap AMC	14
Gambar 3.1 Diagram Alir	17
Gambar 3.2 Tinta sablon konduktif	20
Gambar 3.3 Polyimide	21
Gambar 3.4 Segi delapan	25
Gambar 3.5 Bentuk satu sel penyerap AMC	26
Gambar 3.6 Grafik S11 sebelum optimasi	27
Gambar 3.7 Grafik S11 setelah optimasi	27
Gambar 3.8 Grafik S11 dengan resistor	28
Gambar 3.9 Grafik S11 dengan resistor setelah optimasi	28
Gambar 3.10 Bentuk 2 in 1 sel penyerap AMC	29
Gambar 3.11 Grafik S11 2 in 1 sel penyerap AMC	30
Gambar 3.12 Bentuk 2 in 1 sel penyerap AMC dengan resistor	30
Gambar 3.13 Grafik S11 2 in 1 sel penyerap AMC dengan resistor	31
Gambar 3.14 Alat ukur VNA (kiri) dan PPW (kanan)	32
Gambar 3.15 Skema pengukuran penyerap AMC	32
Gambar 3.16 Bentuk Penyerap AMC dengan resistor	33
Gambar 3.17 Grafik S11 penyerap AMC 6x3.....	33
Gambar 3.18 Screen sablon	34
Gambar 3.19 Hasil realisasi penyerap AMC	34
Gambar 4.1 Alat ukur PPW (kiri) dan VNA (kanan)	35
Gambar 4.2 Grafik kondisi DUT kosong (open).....	38
Gambar 4.3 Grafik kondisi DUT diisi sebuah pelat logam (<i>close</i>)	39
Gambar 4.4 Grafik S11 tanpa resistor	40
Gambar 4.5 Grafik S11 dengan resistor 700 ohm	41
Gambar 4.6 Grafik S11 dengan resistor 800 ohm	41
Gambar 4.7 Grafik S11 dengan resistor 900 ohm	42

Gambar 4.8 Grafik S11 tanpa resistor setelah <i>de-embedding</i>	42
Gambar 4.9 Grafik S11 dengan resistor 700 ohm setelah <i>de-embedding</i>	43
Gambar 4.10 Grafik S11 dengan resistor 800 ohm setelah <i>de-embedding</i>	44
Gambar 4.11 Grafik S11 dengan resistor 900 ohm setelah <i>de-embedding</i>	44
Gambar 4.12 Grafik S11 <i>de-embedding</i> dan simulasi	45