

DAFTAR GAMBAR

Gambar 2.1: Protokol VADD	6
Gambar 2.2: Intersection Mode.....	6
Gambar 2.3: Lapisan layer format <i>.mp3</i>	9
Gambar 3.1: Diagram blok proses simulasi	12
Gambar 3.2: <i>Flowchart</i> perancangan dan simulasi.....	14
Gambar 3.3: Luas area simulasi	16
Gambar 4.1: Grafik hasil pengujian delay berdasarkan ukuran file.....	22
Gambar 4.2: Grafik hasil pengujian delay berdasarkan jumlah node	23
Gambar 4.3: Grafik hasil pengujian <i>throughput</i>	24