

DAFTAR GAMBAR

Gambar 2.1 Ilustrasi Konfigurasi VANET	6
Gambar 2.2 Protokol FSR.....	8
Gambar 2.3 Alokasi spectrum pada DSRC.....	9
Gambar 2.4 Arsitektur lapisan untuk komunikasi DSRC	10
Gambar 3.1 Diagram Blok Proses Simulasi.....	16
Gambar 3.2 Flowchart Perancangan dan Simulasi	17
Gambar 4. 1 Average Packet Delivery Delay	26
<i>Gambar 4. 2 Average Packet Delivery Delay</i>	27
Gambar 4. 3 Average Packet Delivery Delay	28
Gambar 4. 4 Hasil Pengujian Throughput.....	29
Gambar 4. 5 Hasil Pengujian Throughput.....	30
Gambar 4. 6 Hasil Pengujian Throughput.....	31