

DAFTAR GAMBAR

Gambar 2.1 Arsitektur Jaringan <i>Software Define Network</i> [7].....	5
Gambar 2.2 Open Flow [11].....	6
Gambar 3.1 Proses Perancangan Perangkat.....	14
Gambar 3.2 Flowchart Metode Penelitian.....	16
Gambar 3.3 Topologi Jaringan.....	18
Gambar 3.4 Jalur pertama yang diputus.....	19
Gambar 3.5 Jalur kedua yang diputus.....	19
Gambar 3.6 Jalur ketiga yang diputus.....	20
Gambar 3.7 Jalur keempat yang diputus.....	20
Gambar 3.8 Desain Software.....	21
Gambar 3.9 Konfigurasi Datapath-id pada RouteFlow.....	22
Gambar 3.10 File rftest2.....	22
Gambar 3.11 Versi Openvswitch.....	27
Gambar 3.12 OpenFlow pada Mikrotik.....	27
Gambar 3.13 Konfigurasi Port TP-LINK WR1043N.....	28
Gambar 3.14 Konfigurasi Port TP-LINK Archer C20.....	28
Gambar 3.15 Konfigurasi Pada TP-LINK WR1043N (1).....	29
Gambar 3 16 Hasil Konfigurasi Pada TP-LINK WR1043N (1).....	29
Gambar 4 1 Controller Sudah Aktif.....	30
Gambar 4.2 Topologi Pengujian Switch.....	31
Gambar 4.3 Perangkat terintegrasi dengan <i>Controller</i>	32
Gambar 4.4 Pengujian <i>routing OSPF</i>	32
Gambar 4.5 Penerapan Topologi Jaringan.....	33
Gambar 4.6 <i>Controller</i> melakukan <i>routing</i>	34
Gambar 4.7 Jalur H1 ke H4 sebelum diputus.....	34
Gambar 4.8 Jalur H4 ke H1 sebelum diputus.....	35
Gambar 4.9 Rute H1 ke H4 Sebelum diputus.....	35
Gambar 4.10 Rute H1 ke H4 Sesudah diputus.....	35

Gambar 4.11 Jalur H1 ke H4 sesudah link diputus.....	36
Gambar 4.12 Jalur H4 ke H1 sesudah link diputus.....	36
Gambar 4.13 Rute H4 ke H1 Sebelum diputus.....	36
Gambar 4.14 Rute H4 ke H1 sesudah diputus.....	36
Gambar 4.15 Grafik Throughput.....	37
Gambar 4.16 Hasil Pengukuran Throughput di iperf.....	38
Gambar 4.17 Grafik Delay.....	38
Gambar 4.18 Grafik Jitter.....	39
Gambar 4.19 Hasil pengukuran jitter dengan iperf.....	39
Gambar 4.20 Grafik <i>Packet Loss</i>	40
Gambar 4.21 Hasil Pengukuran Packet Loss di iperf.....	40
Gambar 4.22 Grafik <i>Convergence Time</i>	41