

## DAFTAR PUSTAKA

- [1] A. A. Agha Kurniawan Hapsara, Imam Santoso, “KINERJA MODULASI DIGITAL DENGAN METODE PSK (*PHASE SHIFT KEYING*),” vol. 35, no. *October*, pp. 1–6, 2013.
- [2] E. P. Rahayu, “ANALISIS PERFORMANSI ULTRA *WIDEBAND* (UWB) DENGAN M-ARY MODULASI PADA KANAL RAYLEIGH FADING,” p. 2007, 2007.
- [3] I. Susilawati, “Simulasi Pembangkitan Sinyal 8 – *Phase Shift Keying* Berbasis Matlab,” pp. 37–42, 1920.
- [4] P. Dan *et al.*, “Qam Pada Fpga *Design and Realization of* Digital Modulator Bpsk , Qpsk and 16-Qam on Fpga,” vol. 3, no. 1, pp. 156–163, 2016.
- [5] R. Erinton, Y. S. Rohmah, and A. D. Pambudi, “PERANCANGAN SIMULATOR MODULASI DAN DEMODULASI BPSK DAN QPSK MENGGUNAKAN LABVIEW,” vol. 1, no. 2, pp. 1–6, 2015.
- [6] W. Pamungkas, A. Fitriani Isnawati, A. Kurniawan, A. Teknik, T. Sandhy, dan P. Purwokerto, “MODULASI DIGITAL MENGGUNAKAN MATLAB,” *J. Infotel*, vol. 4, no. 20281, 2012.